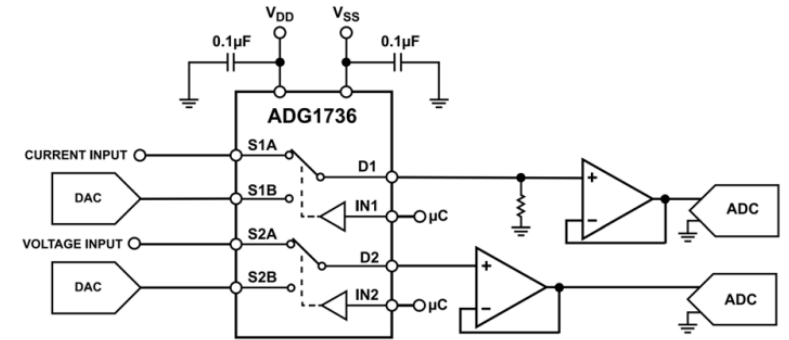


ADG1736

低電圧、2.4 Ω デュアルSPDTスイッチ

特徴

- 両電源: $\pm 1.08\text{V} \sim \pm 2.75\text{V}$
- 単電源: $+1.08\text{V} \sim +5.5\text{V}$
- $+5\text{V}$ 、 $+3.3\text{V}$ 、 $+1.8\text{V}$ 、 $\pm 2.5\text{V}$ の電源で仕様規定
- 低オン抵抗: 2.4Ω
- レール to レールの信号範囲
- 1.8V および 3V の JEDEC 準拠ロジック
- 動作温度範囲: $-40^\circ\text{C} \sim +125^\circ\text{C}$
- 16 ピン、 $2\text{mm} \times 2\text{mm}$ LGA
- アプリケーション
 - ATE (自動試験装置)
 - データ・アキュイジション・システム
 - 医療機器
 - FPGA およびマイクロコントローラ・システム
 - オーディオおよびビデオ信号ルーティング
 - 通信システム/リレー部品の置き換え



EN	INx	SxA	SxB
0	X ¹	Off	Off
1	0	Off	On
1	1	On	Off

¹Xはドント・ケア。

